(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開2002-10281 (P2002-10281A)

(43)公開日 平成14年1月11日(2002.1.11)

(51) Int.CL'		識別記号	FI					デー73-1*(参考)		
H04N	9/64		•	HO4	IN	9/64		A	5B057	
								J	5C066	
GOST	5/00	100		G 0 6	T	5/00		100	5 C O 7 7	
G09G	5/00			GOS	G	5/00		x	5 C 0 7 9	
	5/10					5/10		В	5 C O 8 2	
•		•	審查請求	未請求	农館	項の数10	OL	全7页	最終頁に続く	

(21)出顧番号 特麗2000-182904(P2000-182904) (22)出顧日 平成12年6月19日(2000.6.19)

(71) 出題人 000001007

キヤノン株式会社

京京都大田区下丸子3丁目30番2号

(72) 発明者 中野 真樹

東京都大田区下丸子3丁目30番2号 キヤ

ノン株式会社内

(74)代理人 100076428

弁理士 大塚 康徳 (外2名)

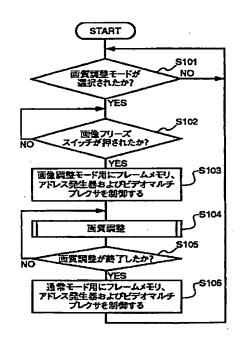
最終頁に続く

(54) 【発明の名称】 画像処理装置およびその制御方法

(57)【要約】

【課題】 テレビジョンなどの画像表示装置には、表示 画像の色相や色度、コントラスト、明るさなど種々の画 質を調整する機能があるが、適切な画質調整を行うため に、人間の肌色が存在する映像が放映されるのを待つこ とになる。

【解決手段】 画質調整モードが選択され(\$101)、画像フリーズスイッチが押されると(\$102)、表示画像をフリーズして(\$103)、ユーザに画質調整を行わせる(\$104)。



【特許請求の範囲】

【請求項1】 入力される映像データを記憶するメモリ

入力または前記メモリから出力される映像データが表す 画像の画質を補正する補正手段と、

前記補正手段から出力された映像データに基づき映像を 表示するディスプレイと、

前記補正手段による画質補正の調整開始および終了、並 びに、画質補正の調整データをマニュアル入力するため の入力手段と、

前記画質補正の調整が行われる期間、前記メモリに記憶された映像データに基づく映像を継続的に前記ディスプレイに表示させる制御手段とを有することを特徴とする画像処理装置。

【請求項2】 前記メモリに記憶された静止画像が前記 ディスプレイに表示された状態で、前記入力手段により 前記調整データが入力されることを特徴とする請求項1 に記載された画像処理装置。

【請求項3】 前記メモリに記憶された動画像が前記ディスプレイに繰り返し表示された状態で、前記入力手段により前記調整データが入力されることを特徴とする請求項1に記載された画像処理装置。

【請求項4】 前記制御手段は、前記入力手段から画質 補正の調整開始が入力されると、前記メモリに映像デー タを記憶させることを特徴とする請求項1から請求項3の 何れかに記載された画像処理装置。

【請求項5】 前配制御手段は、前記入力手段から画質 補正の調整開始が入力された後、映像のキャブチャ開始 が入力されると、前記メモリに映像データを記憶させる ことを特徴とする請求項1から請求項3の何れかに記載さ れた画像処理装置。

【請求項6】 前記制御手段は、映像のキャプチャを開始した後、所定時間が経過すると前記キャプチャを終了することを特徴とする請求項5に記載された画像処理装置。

【請求項7】 前記制御手段は、前記入力手段から入力される画質補正の調整データに基づき前記補正手段の補正パラメータを設定することを特徴とする請求項4から請求項6の何れかに記載された画像処理装置。

【請求項8】 前記制御手段は、前記入力手段から画質 補正の調整終了が入力されると、前記補正手段の補正パ ラメータを不揮発性メモリに格納することを特徴とする 請求項7に配載された画像処理装置。

【請求項9】 入力される映像データを記憶するメモリ、入力または前記メモリから出力される映像データが表す画像の画質を補正する補正手段、並びに、前配補正手段から出力された映像データに基づき映像を表示するディスプレイを有する画像処理装置の制御方法であって、

前記補正手段による画質補正の調整開始および終了、並

びに、固貫補正の餌整データを入力し、

前記画質補正の調整が行われる期間、前記メモリに記憶された映像データに基づく映像を継続的に前記ディスプレイに表示することを特徴とする制御方法。

【請求項10】 入力される映像データを記憶するメモリ、入力または前記メモリから出力される映像データが表す画像の画質を補正する補正手段、並びに、前記補正手段から出力された映像データに基づき映像を表示するディスプレイを有する画像処理装置の制御方法のプログラムコードが記録された記録媒体であって、前記プログラムコードは少なくとも、

前記補正手段による国質補正の調整開始および終了、並びに、国質補正の調整データを入力するステップのコードと。

前記画質補正の調整が行われる期間、前記メモリに記憶された映像データに基づく映像を継続的に前記ディスプレイに表示するステップのコードとを有することを特徴とする記録媒体。

【発明の詳細な説明】

[0001]

【奈明の属する技術分野】本祭明は画像処理装置および その制御方法に関し、例えば、表示画像の画質を調整す ることが可能な画像処理装置およびその制御方法に関す る

[0002]

【従来の技術】テレビジョン(TV)などの画像表示装置には、表示画像の色相や色度、コントラスト、明るさなど 種々の画質を調整する機能がある。

[0003]

【発明が解決しようとする課題】回賃調整の中でも色相や色度などカラーパランスに関わる調整は、違和感が一番顕著に現れる人間の肌色に対して行うのが一般的で、風景やコンピュータグラフィックスのような肌色のない画像を用いた調整は難しい。そこで、適切な画質調整を行うために、人間の肌色が存在する映像が放映されるのを待つことになる。

【0004】本発明は、上述の問題を解決するためのものであり、適切な画像によって適切な画質調整が容易にできるようにすることを目的とする。

[0005]

【課題を解決するための手段】本発明は、前記の目的を 達成する一手段として、以下の構成を備える。

【0006】本発明にかかる画像処理装置は、入力される映像データを記憶するメモリと、入力または前記メモリから出力される映像データが表す画像の画質を補正する補正手段と、前記補正手段から出力された映像データに基づき映像を表示するディスプレイと、前記補正手段による画質補正の調整開始および終了、並びに、画質補正の調整データをマニュアル入力するための入力手段と、前記画質補正の調整が行われる期間、前記メモリに

記憶された映像データに基づく映像を継続的に前記ディスプレイに衰示させる制御手段とを有することを特徴と する。

【0007】本発明にかかる制御方法は、入力される映像データを記憶するメモリ、入力または前記メモリから出力される映像データが設す画像の画質を福正する福正手段、並びに、前記補正手段から出力された映像データに基づき映像を發示するディスプレイを有する画像処理装置の制御方法であって、前記補正手段による画質補正の調盛開始および終了、並びに、画質補正の関盛データを入力し、前記画質補正の調盛が行われる期間、前記メモリに記憶された映像データに基づく映像を継続的に前記ディスプレイに設示することを特徴とする。

[8000]

【発明の実施の形態】以下、本発明にかかる一実施形態の画像処理装置を図面を参照して詳細に説明する。

[0009]

【第1実施形態】図1は第1実施形態の画質調登回路の檘成例を示すプロック図である。

【0010】図1において、TVチューナに接続されたビデオ信号入力端子71を介して入力される、TVチューナが受信したTV放送の熔度個号Y、並びに、色差信号CrおよびCbは、アナログ/ディジタル(A/D)コンパータ72によりディジタルデータに変換され、ビデオデータマルチプレクサ2およびフレームメモリ1に供給される。

【0011】 操作パネル4からTV番組が視聴が指示された場合(通常時)、ワンチップマイクロプロセッサなどCPU5は、ビデオデータマルチプレクサ2にA/Dコンパータ72の出力を選択させる。従って、A/Dコンパータ72の出力は、画質調強演算器3に設定済みの画質補正パラメータに基づき画質補正され、ビデオデコーダ74によりRGBデータに変換されて、ディスプレイ6に表示される。

【0012】一方、操作パネル4から画質補正の調整が 指示された場合(画質調盛時)、CPU5は、ビデオデータ マルチプレクサ2にフレームメモリ1の出力を選択させる とともに、アドレス発生器73および画質調盛演算器3を 制御する。

《0013》図2はCPU5によって実行される画質関密シーケンスを示すフローチャート、図3はその際に放映された画像と表示画像とを、致秒間隔で左から右に時系列的かつ模色的に示す図で、図3(a)が放送画像を、図3(b)が窓示画像を示している。なお、NTSC方式のTV放送の場合は一秒間に30フレームの画像が存在するが、図3は概念図であるから致砂ごとの画像を示している。図3(a)に示される映像は、iおよびiiが走行中の新幹線、iiiからvが人物のアップ、vi以降が風景である。

【0014】TV番組を視聴中のユーザが画質補正を調整 しようとして操作パネル4で「画質調整モード」を選択 すると(S101)、CPU5は、操作パネル4上の「画像フリー ズ」スイッチが操作されるのを待つ(S102)。つまり、ユ ーザは、画質調整を行い易い映像、例えば人物の額のアップシーンを持ち、人物の額のアップシーンが放映されたタイミングiiiで「画像フリーズ」スイッチを押す。

【0015】「國像フリーズ」スイッチが押されると伊 U5は、アドレス発生器73を制御して、フレームメモリ1 へ新たな画像(フレーム)が舎き込まれるのを停止させる。また、フレームメモリ1から1フレームが繰り返し読み出されるようにアドレス発生器73を制御し、ビデオデータマルチプレクサ2にフレームメモリ1から読み出されたビデオデータを選択させる(\$103)。従って、「画像フリーズ」スイッチが押された後、図3(b)に示すようにタイミングiiiで放映された人物の顔のアップシーンが静止画像としてディスプレイ6に表示され続ける。

【0016】ユーザは、この画像(人物の顔のアップシーン)を観察しながら、操作パネル4の各スイッチなどを操作して、色相、色度、コントラスト、明るさなど穏々の画質を調唆する。CPU5は、操作パネル4から入力される竹報にせい画質調整演算器3を制御するとともに、図示しないEPRCMなどの不揮発性メモリに、画質補正に関わる各パラメータを格納する(S104)。ユーザが画質調整の終了を示す操作パネル4のスイッチなどを押すまで、ステップS104の処理を繰り返す。

【0017】納得できる画質を得たユーザが画質調盛の終了を示すスイッチを押すと(\$105)、CPU5は、ビデオデータマルチブレクサ2にA/Dコンパータ74の出力を選択させ、アドレス発生器73を制御して新たなフレームがフレームメモリ1へ容き込まれないようにして(\$106)、一連の画質調盛シーケンスを終了する。

【0018】従って、画質調整期間(図3のiiiからviの期間)はディスプレイ6に同じ画像が衰示され、ユーザは好みの画像を用いて画質調整を容易に行うことができる。そして、画質調整期間が終了すると、その時点で放映されている映像が(図3のvii以降の期間)、調整された画質補正用パラメータに従い補正された画像がディスプレイ6に衰示されることになる。

【0019】なお、設定された画気補正用の各パラメータを格納するメモリには、画質調整演算器3やCPU5に搭 競された不揮発性のメモリを利用することが可能で、ユーザによって設定された画気補正用の各パラメータは装 置の管理がオフになっても消えることはない。

[0020]

【第2実施形態】以下、本発明にかかる第2実施形態の画像処理装置を説明する。なお、本実施形態において、第1実施形態と路同様の様成については、同一符号を付して、その詳細説明を省略する。

【0021】図4は第2実施形態の函質調整回路の辯成例を示すブロック図である。

【OO22】ビデオ信号入力端子71から入力されるWPEG (Moving Picture Experts Group)ディジタルビデオのデータストリームは、ハードディスク(HD)11およびビデオ

データマルチプレクサ2に供給される。

【0023】操作パネル4からIV番組が視聴が指示された場合(通常時)、CPU5は、ビデオデータマルチブレクサ2にデータストリームを選択させる。従って、データストリームは、デコーダにより収号されてビデオデータになり、画質調整演算器3に設定済みの画質補正パラメータに基づき画質補正されて、ディスプレイ6に表示される。

【0024】一方、操作パネル4から 図質補正の 関密が 指示された場合(図質調整時)、CPU5は、ビデオデータ マルチプレクサ2にHD11の出力を選択させるとともに、 ハードディスク(DD)コントローラ83 および 画質調整演算 器3を制御する。

【0025】図5はCPU5によって実行される画質調盛シーケンスを示すフローチャート、図6はその際に放映された画像と表示画像とを、競砂間隔で左から右に時系列的かつ棋色的に示す図で、図6(a)が放送画像を、図6(b)が表示画像を示している。なお、図6(a)に示される映像は、「および「iが走行中の新幹線、「i」からvが人物のアップ、viからxが風景、xiが人物が映る短いシーン、xii以降が変物のシーンである。

【0026】TV番組を視聴中のユーザが画質調整を行おうとして操作パネル4で「画質調盛モード」を選択すると(S201)、CPU5は、操作パネル4上の「画像キャプチャー開始」スイッチが操作されるのを待つ(S202)。つまり、ユーザは、画質調整を行い易い映像、例えば人物が大きめに撮影されたシーンを持ち、そのようなシーンが放映されたタイミングiiiで「画像キャプチャ開始」スイッチを押す。

【0027】「画像キャプチャ開始」スイッチが押されるとCPU5は、抑コントローラ83を制御して、抑11へビットストリームを容き込ませる(\$203)。そして、操作パネル4上の「画像キャプチャ終了」スイッチが操作される(\$204)か、または、キャプチャの開始から所定の時間(例えば10秒から30秒程度)が経過する(\$205)と、キャプチャを終了する(\$206)。なお、画像キャプチャスイッチが押されるとキャプチャを開始し、同スイッチが離さ

れるとキャプチャを終了するようにしてもよい。

【0028】 画像キャプチャが終了するとCPU5は、旧コントローラ83を制御して、HD11にキャプチャされたピットストリームの読み出させ、ビデオデータマルチプレクサ2にHD11から読み出されたビットストリームを選択させる(S207)。 従って、HD11に蓄えられたピットストリームの面像が繰り返し再生(復号)され、ディスプレイ6に衰示される(この状態が図6(b)のvii以降である)。つまり、図6(b)のiからviの期間は放映された画像がリアルタイムに表示され、viiからxiiの期間はHD11に密えられたシーンiiiからvi (主に人物の顔のアップシーン)が繰り返し表示される。

【〇〇29】ユーザは、この画像(人物の額のアップシ

ーン)を復察しながら、操作パネル4の各スイッチなどを操作して、色相、色度、コントラスト、明るさなど種々の画質調盛を行う。CPU5は、操作パネル4から入力される情報に従い画質調盛演算器3を倒御するとともに、図示しないEPROMなどの不揮発性メモリに、画質補正に関わる各パラメータを格納する(\$208)。ユーザが画質調盛の終了を示す操作パネル4のスイッチなどを押すまで、ステップ\$208の処理を繰り返す。

【0030】納得できる画質を得たユーザが画質関盛の終了を示すスイッチを押すと(\$209)、CPU5は、ビデオデータマルチプレクサ2にビットストリームを選択させ、HDコントローラ83を閉御して新たなビットストリームがHD11へ替き込まれないようにして(\$210)、一連の画質調 愛シーケンスを終了する。

[0032]

** 「変形例」第1突施形態は、ディジタル化され、フレームメモリ1に格納されたYCrCb信号によりディスプレイ6の表示をフリーズさせる例を説明した。また、第2実施形態では、即EGのビットストリームをハードディスク11に蓄え、ディスプレイ6に級り返し同じ映像をさせる例を説明した。しかし、何れの突施形態も、YCrCb信号、Y/C信号、ROB信号およびその他の信号に適用することができるし、圧縮された映像信号には回路擀成に伸長(復号)回路を追加することで対応できることは、当業者であれば容易に理解される。従って、それらも本実施形態の一部である。

【0033】また、「画質調盛モード」に移行する操作と、「画像フリーズ」や「画像キャプチャ開始」操作とを兼ねてもよい。

【0034】また、操作は、操作パネル4上のスイッチ類に限定されるだけではなく、例えば赤外線リモコンなどユーザとのインタフェイスが取れる手段であれば、何で行ってもよい。

[0035]

【他の実施形態】なお、本発明は、複数の機器(例えばホストコンピュータ、インタフェイス経器、リーダ、プリンタなど)から解成されるシステムに適用しても、一つの機器からなる装置(例えば、複写機、ファクシミリ装置など)に適用してもよい。

【0036】また、本発明の目的は、前述した実施形態の機能を実現するソフトウェアのプログラムコードを記録した記憶媒体(または記録媒体)を、システムあるいは装置に供給し、そのシステムあるいは装置のコンピュ

ータ(またはCPUやMPU)が記憶媒体に格納されたプログラムコードを読み出し実行することによっても、達成されることは言うまでもない。この場合、記憶媒体から読み出されたプログラムコード自体が前述した実施形態の機能を実現することになり、そのプログラムコードを記憶した記憶媒体は本発明を構成することになる。また、コンピュータが読み出したプログラムコードを実行することにより、前述した実施形態の機能が実現されるだけでなく、そのプログラムコードの指示に基づき、コンピュータ上で稼働しているオペレーティングシステム(OS)などが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場合も含まれることは言うまでもない。

【0037】さらに、記憶媒体から読み出されたプログラムコードが、コンピュータに挿入された機能拡張カードやコンピュータに接続された機能拡張ユニットに構わるメモリに審込まれた後、そのプログラムコードの指示に基づき、その機能拡張カードや機能拡張ユニットに備わるCPUなどが実際の処理の一部または全部を行い、その処理によって前述した実施形態の機能が実現される場

· . - . - ^

合も含まれることは言うまでもない。

【0038】本発明を上記記憶媒体に適用する場合、その記憶媒体には、先に説明したフローチャートに対応するプログラムコードが格納されることになる。

[0039]

【発明の効果】以上説明したように、本発明によれば、 適切な画像によって適切な画質調整が容易にできる。

【図面の簡単な説明】

【図1】第1実施形態の画質調整回路の構成例を示すブロック図、

【図2】CPUによって実行される画質調整シーケンスを 示すフローチャート、

【図3】 画質調整の際に放映された画像と表示画像とを 時系列的かつ模色的に示す図、

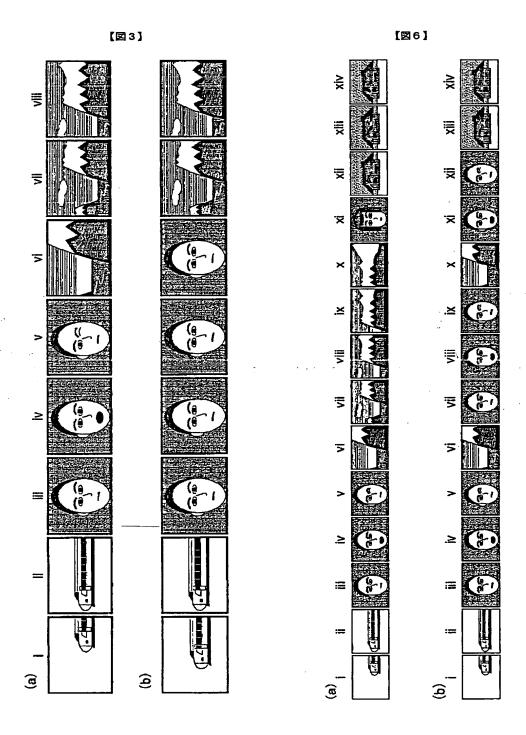
【図4】第2実施形態の画質調整回路の構成例を示すブロック図、

【図5】CPUによって実行される画質調整シーケンスを 示すフローチャート、

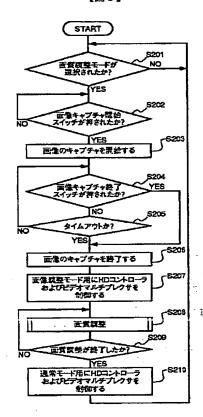
【図6】 画質調整の際に放映された画像と衰示画像とを 時系列的かつ複色的に示す図である。

2 4 4 1 k

[图2] 【図1】 羅達 等行 禁止 建矿 计重要性 START S101 を 世景芸艺 - ドカ 選択されたか? 医黄红蓝 茎其基 YES 画像プリーズ スイッチが押されたか? 操作バネル 画像調整モード用にフレームメモリ、 アドレス発生器もよびピアオマルチ ブレクサを制御する 重复實驗 S105 画質調整が終了したか [図4] 通常モード圧にフレームメモリ、 アドレス発生器およびビデオマル 画面質整 法算器 ディスプレイ 急作 バネル







フロントページの続き

(51) Int. Cl. 7	識另	記号		FI		テーマコード(参考)		
HO4N 1,	/60		ŀ	104N	1/40	D		
. 1,	/407				101E			
. 1,	/46			1/46	z			
Fターム(参考)								
	CA12 CA	16 CB01 CB08	CB12					
	CB16 CC	01 CE17						
	50066 AA03 AA	11 CA05 EA13	EB03					
	HAO3 KE	17 KW11						
	50077 LL19 MP	08 NPO2 NPO5	PP15					
		78 PQ08 PQ12						
	SS05 SS							
			NIAAA				•	
	5C079 HB06 LA		RAUI					
	NA27 PA							
•	50082 AA02 BA	41 BB15 CA12	CAB1					
	CB01 CE	05 DA87 MM09	MEN 10					